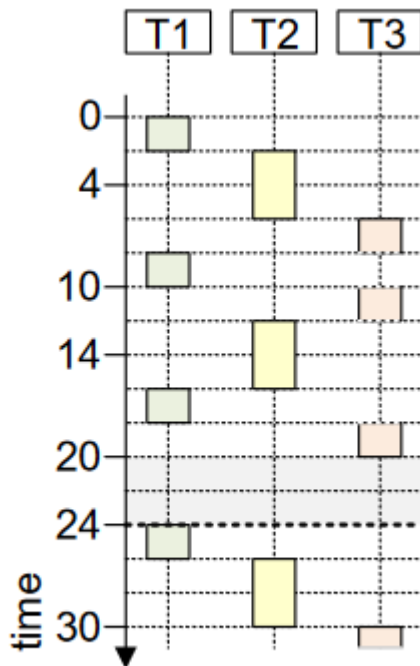


1. Was ist eine Load/Store Architektur?
2. Was ist pipelining? Erklären
3. Ist Arm Load/Store und nutzt pipelining?
4. Ist MU0 Load/Store und nutzt pipelining?
5. Welche Scheduler gibt es?
6. Unterschied zwischen static und dynamic Scheduling?
7. Was bedeutet preemptive scheduling?



8. Leeres Timing Diagram ausfüllen
→ Farbige Felder einzeichnen
9. Schafft der Prozessor die Tasks bis zum Ende der Perioden?

10. Unterschied zwischen single-layer und multi-layer bus?
11. Arbitration Strategies nennen
12. Ist UART synchron oder asynchron?
13. Wie wird Synchronisation erreicht?
14. Was passiert wenn viele Bits(100) am Stück über UART gesendet werden sollen?
15. SRAM Zelle zeichnen
16. Register file bit cell zeichnen
17. Vor-/Nachteile zwischen SRAM und DRAM
18. EEPROM und Flashspeicher beschreiben
19. Welcher der beiden kann kleinteiliger gelöscht werden?