

1. `void doit(int []a, int []b, int n)`
 M.Pkt.

```

    {
        int i;
        for (i=0; i<n; i++) {
            if (a[i] < b[i]) {
                a[i] = b[i];
            } else {
                a[i] = 0;
            }
        }
    }
  
```

2. -87 $\xrightarrow{\text{2-komplement}}$

3. $A \in 8\text{-Bit-2-komplement}$ $[-2^7, 2^7]$
 $B?$ | $A + B \not\Rightarrow \text{overflow}$

8 Pkt.

4. Befehl `min:`

$\$t_0, \$t_1, \$a_0$
 \uparrow
 min

$$\# \begin{cases} \$t_0 = \$t_1, & \$t_1 < \$a_0 \\ \$t_0 = \$a_0, & \text{sonst} \end{cases}$$

14 Pkt

Datenpfad erweitern
 Schwerpunkt setzen.

Pipeline

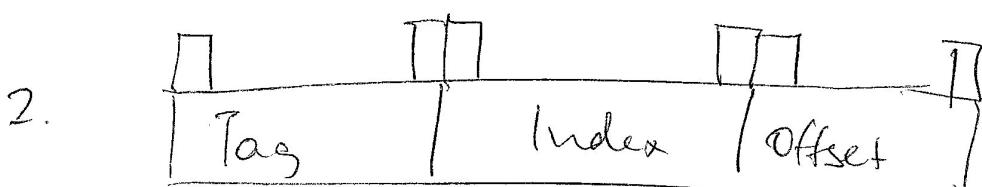
- 6 Pkt. /
1. Warum ^{müssen} auch Befehle, die MEM nicht brauchen, alle Takte durchlaufen
 2. Branch delay slot erklären

Cache (6 Pkt.)

4-fach-assoz., Blockgr.: 32 Byte

64 Sets, 32 Adresslänge

1. Wieviele Daten können gespeichert werden?



3. Auf welcher Seite bildet 10 000 ab?